

Figura P10.1-1

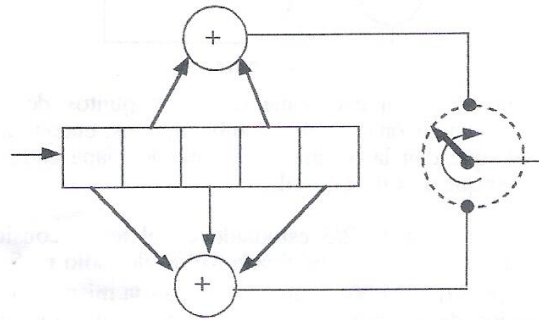


Figura P10.1-2

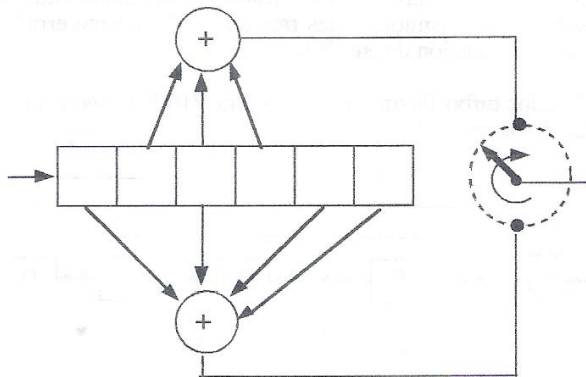


Figura P10.1-3

10.1-4 La figura P10.1-4 ilustra un codificador convolucional, en dónde no se indica como se combina la salida del registro de desplazamiento M_2 . Se supone que los registros están inicialmente vacíos. Para la sucesión de bits de entrada 10111 la sucesión de bits codificados empieza como 110 011. Se pide determinar las conexiones de la salida M_2 y los términos restantes de la salida codificada, hasta que se vuelvan a vaciar por completo los registros.

10.2-1 Para el ejemplo de la figura 10.11, añádase la cola de ceros necesarios para llegar a "a" como estado final y encuentrense: a) el valor de "i" del instante t_i en el cual se alcanza dicho estado; b) la medida final de la trayectoria que avanza desde el estado "c" en t_4 ; c)

